(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平5-7213

(43)公開日 平成5年(1993)1月14日

(51)Int.Cl. ⁵ H 0 4 L 12/48	識別記号	庁内整理番号	FI	技術表示箇所
1/22		7190—5K 8529—5K	H 0 4 L 11/20	C
		8529-5K		Z

審査請求 未請求 請求項の数1(全 7 頁)

(21)出願番号 特願平3-181875

(22) 出頗日 平成3年(1991)6月26日

(71)出願人 000232254

日本電気通信システム株式会社 東京都港区三田1丁目4番28号

(72)発明者 末繼 欽也

東京都港区三田一丁目 4番28号 日本電気

通信システム株式会社内

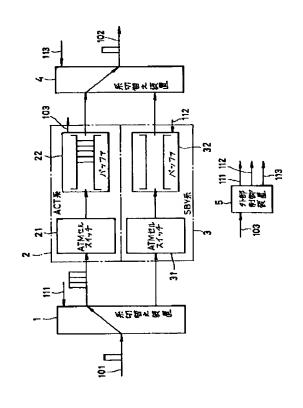
(74)代理人 弁理士 ▲柳▼川 信

(54)【発明の名称】 ATMセルスイツチ系切替方式

(57) 【要約】

【目的】 系切替えにおけるセルの損失や重複、および セルの順序性や連続性を保証し、信頼性の高いATMセ ルスイッチを実現する。

【構成】 外部制御装置5は主動作系ATMセルスイッチ2から予備系ATMセルスイッチ3への切替え時に入力側系切替え装置1に系切替え信号113を出力してセル入力側回線101への接続を予備系ATMセルスイッチ3に切替えるとともに、予備系ATMセルスイッチ3のパッファ32にセル制御信号112を出力してバッファ32からのセル出力を抑止する。外部制御装置5は主動作系ATMセルスイッチ2のバッファ22からのBuffer Empty監視信号103によってバッファ22内のセルがすべて吐き出されたことを確認すると、出力側系切替え装置4に系切替え信号113を出力してセル出力側回線102への接続を予備系ATMセルスイッチ3に切替える。



【特許請求の範囲】

【請求項1】 各々セル交換を行う第1および第2のA TMセルスイッチの切替えを行うATMセルスイッチ系 切替方式であって、前記第1および第2のATMセルス イッチへのセル入力の切替えを行う入力側切替手段と、 前記第1および第2のATMセルスイッチ各々に設けら れ、前記入力側切替手段を介して入力されたセルを保持 する第1および第2の保持手段と、前記第1および第2 のATMセルスイッチからのセル出力の切替えを行う出 力側切替手段と、前記セル入力および前記セル出力の切 替え時に前記第1および第2の保持手段が空となったか 否かを判定する判定手段と、前記判定手段の判定結果に 応じて前記第1および第2のATMセルスイッチからの セル出力と前記入力側切替手段および前記出力側切替手 段の切替え動作とを制御する制御手段とを有し、前記第 1のATMセルスイッチから前記第2のATMセルスイ ッチへの切替え時に前記入力側切替手段によって前記セ ル入力を前記第2のATMセルスイッチに切替えるとと もに前記第2のATMセルスイッチからの前記セル出力 を抑止し、前記判定手段によって前記第1の保持手段が 空になったと判定したときに前記出力側切替手段によっ て前記第2のATMセルスイッチからのセル出力に切替 えるようにしたことを特徴とするATMセルスイッチ系 切替え方式。

【発明の詳細な説明】

[0001]

【技術分野】本発明はATMセルスイッチ系切替え方式 に関し、特に二重化されたATM (asynchronous trans fer mode) セルスイッチにおいてシステム動作中の主動 作系(ACT系)から予備系(SBY系)に系を切替え るときのセルの連続性を保証するATMセルスイッチ系 切替え方式に関する。

[0002]

【従来技術】従来、ATMセルスイッチにおいては、C CITT (国際電信電話諮問委員会)で決められた勧告 I. 121に規定されたATMにおける通信で、勧告 1.361に規定されたセルの交換を行っている。ま た、ATMセルスイッチが主動作系と予備系とに二重化 されている場合、主動作系と予備系とを夫々非同期に運 転することを前提としていた。よって、主動作系と予備 系との切替えを無作為に行えば、セルの損失が発生す

【0003】また、セルの損失を発生することなく、主 動作系と予備系との切替えを行うには、主動作系のAT Mセルスイッチ内部のバッファ内に滞留しているセルを 予備系のATMセルスイッチ内部のバッファに転送し、 主動作系の内部状態と予備系の内部状態とが同じになっ てから、主動作系と予備系とを切替える必要がある。そ のため、まず主動作系のATMセルスイッチから前段の 2

置におけるセルの出力動作を一時停止させる。

【0004】また、主動作系のATMセルスイッチ自身 がセルを送信しないように制御部からセル出力停止信号 を出力し、主動作系のATMセルスイッチにおけるセル の出力動作を一時停止させる。この後に、主動作系のA TMセルスイッチ内部のパッファ内に滞留しているセル を予備系のATMセルスイッチ内部のバッファに転送 し、主動作系の内部状態と予備系の内部状態とが同じに なってから、ATMセルスイッチの前後に設置された系 10 切替え装置に制御部から系切替え信号を送信して主動作 系と予備系とを切替える。

【0005】この切替えが終了した後に、系切替え装置 におけるセルの出力動作の一時停止を解除するととも に、予備系のATMセルスイッチに制御部からセル出力 許可信号を出力して予備系のATMセルスイッチにおけ るセルの出力動作を開始させている。

【0006】このような従来のATMセルスイッチの系 切替え方式では、主動作系のATMセルスイッチ内部の バッファ内に滞留しているセルを予備系のATMセルス イッチ内部のバッファに転送してから主動作系と予備系 との切替えを行っているので、セルの転送に時間を要す るという問題がある。また、滞留セル量に比例してセル 転送動作にかかる時間も長くなり、通信中における遅延 時間が大きくなってしまうため、実時間通信を行うには 不向きであるという問題がある。

【0007】さらに、上記の問題を解決しようとする と、多量のセル転送を行うために大規模な回路と高速な スループットを有するバスとが必要となり、制御が煩雑 になるという問題もある。

[8000] 30

【発明の目的】本発明は上記のような従来のものの問題 点を除去すべくなされたもので、系切替えにおけるセル の損失や重複、およびセルの順序性や連続性を保証する ことができ、信頼性の高いATMセルスイッチを実現す ることができるATMセルスイッチ系切替え方式の提供 を目的とする。

[0009]

【発明の構成】本発明によるATMセルスイッチ系切替 え方式は、各々セル交換を行う第1および第2のATM セルスイッチの切替えを行うATMセルスイッチ系切替 方式であって、前記第1および第2のATMセルスイッ チへのセル入力の切替えを行う入力側切替手段と、前記 第1および第2のATMセルスイッチ各々に設けられ、 前記入力側切替手段を介して入力されたセルを保持する 第1および第2の保持手段と、前記第1および第2のA TMセルスイッチからのセル出力の切替えを行う出力側 切替手段と、前記セル入力および前記セル出力の切替え 時に前記第1および第2の保持手段が空となったか否か を判定する判定手段と、前記判定手段の判定結果に応じ 系切替え装置にセル受信不可信号を送信し、系切替え装 50 て前記第1および第2のATMセルスイッチからのセル

3

出力と前記入力側切替手段および前記出力側切替手段の切替え動作とを制御する制御手段とを有し、前記第1のATMセルスイッチから前記第2のATMセルスイッチへの切替え時に前記入力側切替手段によって前記セル入力を前記第2のATMセルスイッチに切替えるとともに前記第2のATMセルスイッチからの前記セル出力を抑止し、前記判定手段によって前記第1の保持手段が空になったと判定したときに前記出力側切替手段によって前記第2のATMセルスイッチからのセル出力に切替えるようにしたことを特徴とする。

[0010]

【実施例】次に、本発明の一実施例について図面を参照 して説明する。

【0011】図1は本発明の一実施例の構成を示すプロック図である。図において、入力側系切替え装置1は外部制御装置5からの系切替え信号111に応じて、主動作系(ACT系)ATMセルスイッチ2と予備系(SBY系)ATMセルスイッチ3とに対するセル入力側回線101の切替えを行う。

【0012】主動作系ATMセルスイッチ2および予備系ATMセルスイッチ3は各々ATMセルスイッチ21,31とバッファ22,32とからなり、夫々非同期運転でセル交換を行う。主動作系ATMセルスイッチ2のバッファ22はBuffer Empty監視信号103によってセル格納の有無を外部制御装置5に通知する。また、予備系ATMセルスイッチ3のバッファ32は外部制御装置5からのセル制御信号112によってセル出力が制御される。

【0013】出力側系切替え装置4は外部制御装置5からの系切替え信号113に応じて、主動作系ATMセルスイッチ2と予備系ATMセルスイッチ3とに対するセル出力側回線102の切替えを行う。

【0014】図2および図3は本発明の一実施例の動作を示す図である。これら図1~図3を用いて本発明の一実施例の動作について説明する。

【0015】切替え前の通常動作時には、入力側系切替え装置1および出力側系切替え装置4は夫々主動作系ATMセルスイッチ2に接続されており、主動作系ATMセルスイッチ2からのセル入力および主動作系ATMセルスイッチ2からのセル出力を行っている。このとき、予備系ATMセルスイッチ3は回線に接続されてはいるが、セルが通過していない状態にある。すなわち、予備系ATMセルスイッチ3のバッファ32には外部制御装置5から出力停止を示すセル制御信号112が入力され、セル出力停止状態となっている[図2(a)参照]。

【0016】上記の状態のときに系切替え動作に入る場合、まず入力側系切替え装置1に外部制御装置5から系切替え信号111が入力され、セル入力側回線101への接続が予備系ATMセルスイッチ3に切替わる。これにより、予備系ATMセルスイッチ3にはセル入力側回線10

1 からセルが流れ始める。このとき、主動作系ATMセルスイッチ2のバッファ22からはセルの送出(セルの吐き出し処理)が続いており、バッファ22から外部制御装置5にセルがあることを示すBuffer Empty監視信号

4

御装置5 にセルかあることを示すBuffer Em 103 が出力される [図2 (b) 参照]。

【0017】主動作系ATMセルスイッチ2からのセルの送出はバッファ22内のセルがなくなるまで行われる。また、予備系ATMセルスイッチ3のバッファ32はセル出力停止状態となっているので、セル入力側回線101から入力されるセルが入力側系切替え装置1を介してバッファ32内に蓄積される[図2(c)参照]。この間、外部制御装置5は主動作系ATMセルスイッチ2のバッファ22からのBuffer Empty監視信号103によってバッファ22内のセルの有無を監視する。

【0018】外部制御装置 5 はBuffer Empty監視信号10 3によって主動作系ATMセルスイッチ 2 のパッファ 2 2内のセルがすべて吐き出されたことを確認すると [図3(a)参照]、出力側系切替え装置 4 に対して系切替え信号113を出力する。

20 【0019】出力側系切替え装置4に外部制御装置5かちの系切替え信号113 が入力されると、セル出力側回線102 への接続が予備系ATMセルスイッチ3に切替わる。これにより、予備系ATMセルスイッチ3のバッファ32からセル出力側回線102にセルを出力できる状態となる[図3(b)参照]。

【0020】出力側系切替え装置4によってセル出力側回線102への接続が予備系ATMセルスイッチ3に切替わると、外部制御装置5から予備系ATMセルスイッチ3のバッファ32に出力許可を示すセル制御信号112が30入力され、バッファ32からセルの出力が始まる[図3(c)参照]。

【0021】この時点で、主動作系ATMセルスイッチ 2と予備系ATMセルスイッチ3とが完全に切替わった ことになる。このとき、主動作系ATMセルスイッチ2 は旧主動作系となり、予備系ATMセルスイッチ3は新 主動作系となる。尚、これ以降は予備系ATMセルスイ ッチ3が主動作系として動作し、主動作系ATMセルス イッチ2が予備系として動作し、主動作系ATMセルス イッチ2が予備系として動作するので、それらの系の切 替え時にも上述の処理動作と同様にして系切替えが行わ 40 れる。

【0022】このように、主動作系ATMセルスイッチ2から予備系ATMセルスイッチ3への切替え時に外部制御装置5からの系切替え信号113によってセル入力側回線101への接続を予備系ATMセルスイッチ3に切替えるとともに、外部制御装置5からのセル制御信号112によって予備系ATMセルスイッチ3のバッファ32からのセル出力を抑止し、外部制御装置5が主動作系ATMセルスイッチ2のバッファ22からのBuffer Empty監視信号103によってバッファ22内のセルがすべて吐き おれたことを確認したときに外部制御装置5からの系

切替え信号113によってセル出力側回線102 への接続を 予備系ATMセルスイッチ3に切替えるようにすること によって、系切替えにおけるセルの損失や重複、および セルの順序性や連続性を保証することができ、信頼性の 高いATMセルスイッチを実現することができる。

[0023]

【発明の効果】以上説明したように本発明によれば、第 1のATMセルスイッチから第2のATMセルスイッチ への切替え時にセル入力を第2のATMセルスイッチに 切替えるとともに第2のATMセルスイッチからのセル 10 1 入力側系切替え装置 出力を抑止し、第1のATMセルスイッチから出力すべ きセルがなくなったと判定されたときに第2のATMセ ルスイッチからのセル出力に切替えるよう制御すること によって、系切替えにおけるセルの損失や重複、および

セルの順序性や連続性を保証することができ、信頼性の 高いATMセルスイッチを実現することができるという 効果がある。

6

【図面の簡単な説明】

【図1】本発明の一実施例の構成を示すブロック図であ る。

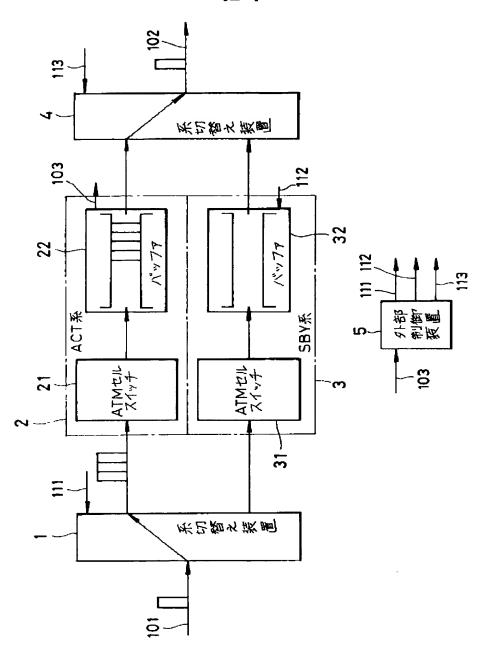
【図2】本発明の一実施例の動作を示す図である。

【図3】本発明の一実施例の動作を示す図である。

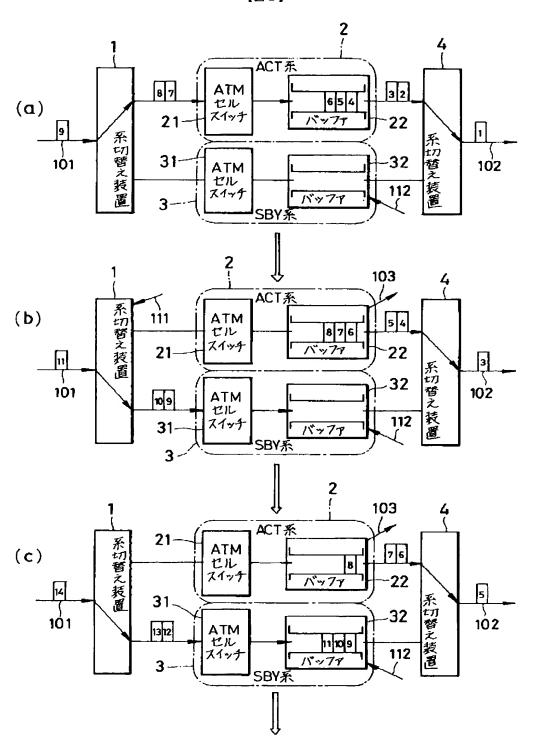
【符号の説明】

- - 2 主動作系ATMセルスイッチ
 - 3 予備系ATMセルスイッチ
 - 4 出力側系切替え装置
 - 5 外部制御装置

【図1】



【図2】



[図3]

